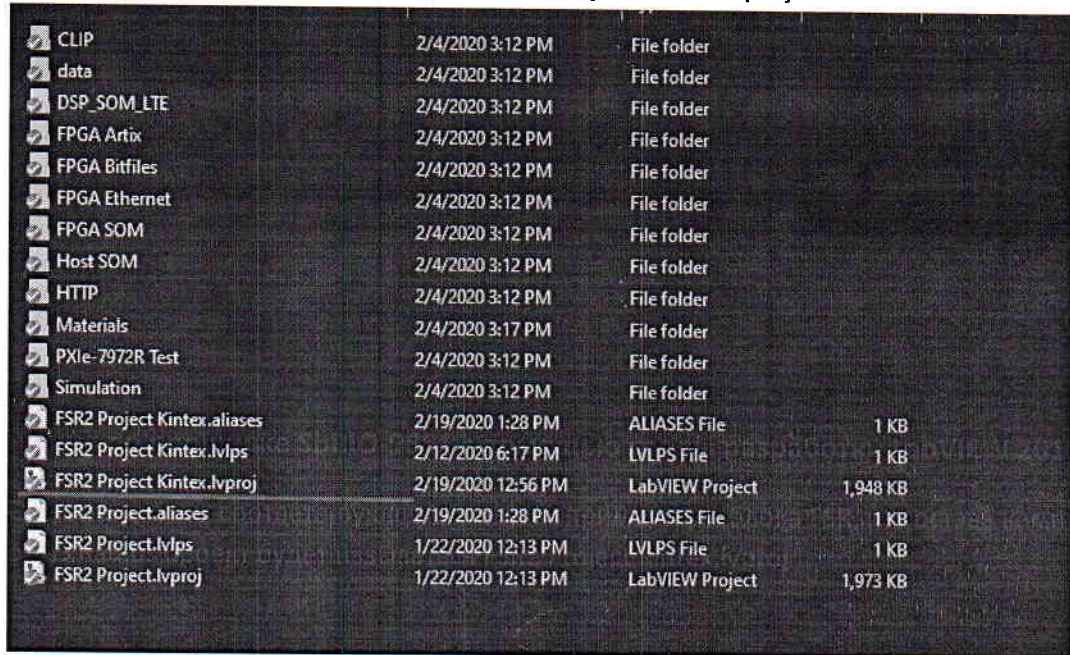


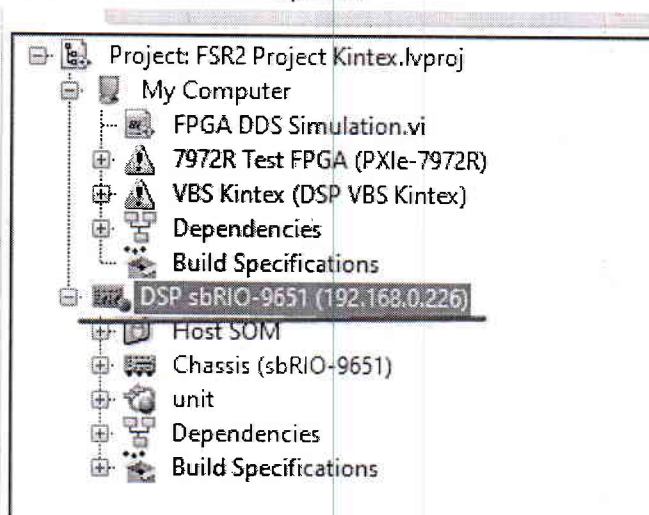
Инструкция по прошивке SbRIO-9651 с помощью среды разработки LabVIEW 2017 SP1

1. Открыть проект, соответствующий блоку. Например, для блока FSR, из состава комплекса oDAS Radius проект будет называться FSR2 Project Kintex.lvproj



CLIP	2/4/2020 3:12 PM	File folder	
data	2/4/2020 3:12 PM	File folder	
DSP_SOM_LTE	2/4/2020 3:12 PM	File folder	
FPGA Artix	2/4/2020 3:12 PM	File folder	
FPGA Bitfiles	2/4/2020 3:12 PM	File folder	
FPGA Ethernet	2/4/2020 3:12 PM	File folder	
FPGA SOM	2/4/2020 3:12 PM	File folder	
Host SOM	2/4/2020 3:12 PM	File folder	
HTTP	2/4/2020 3:12 PM	File folder	
Materials	2/4/2020 3:17 PM	File folder	
PXIe-7972R Test	2/4/2020 3:12 PM	File folder	
Simulation	2/4/2020 3:12 PM	File folder	
FSR2 Project Kintex.aliases	2/19/2020 1:28 PM	ALIASES File	1 KB
FSR2 Project Kintex.lvmps	2/12/2020 6:17 PM	LVLPS File	1 KB
FSR2 Project Kintex.lvproj	2/19/2020 12:56 PM	LabVIEW Project	1,948 KB
FSR2 Project.aliases	2/19/2020 1:28 PM	ALIASES File	1 KB
FSR2 Project.lvmps	1/22/2020 12:13 PM	LVLPS File	1 KB
FSR2 Project.lvproj	1/22/2020 12:13 PM	LabVIEW Project	1,973 KB

2. Убедиться, что IP адрес блока соответствует выбранному, если нет, то необходимо его изменить в свойствах проекта



3. Собрать, развернуть проект и запустить проект, последовательно выполнив операции Build, Deploy, Run as Startup

